

Hec CT/PTO 01 JUL 2005 日本国特許庁 28.1.2004 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

2003年 2月 7日

REC'D 19 FEB 2004

PCT

WIPO

出 願 番 号 Application Number:

特願2003-030511

[ST. 10/C]:

[JP2003-030511]

出 願 人 Applicant(s):

アジレント・テクノロジーズ・インク

PRIORITY DOCUMENT
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH

RULE 17.1(a) OR (b)

特許庁長官 Commissioner, Japan Patent Office 2003年12月18日





【書類名】

特許願

【整理番号】

10030242

【あて先】

特許庁長官 殿

【国際特許分類】

G01R 31/00

【発明者】

【住所又は居所】

東京都八王子市高倉町9番1号 アジレント・テクノロ

ジー株式会社内

【氏名】

手嶋 剛

【特許出願人】

【識別番号】

399117121

【氏名又は名称】 アジレント・テクノロジーズ・インク

【代理人】

【識別番号】

100105913

【弁理士】

【氏名又は名称】

加藤 公久

【手数料の表示】

【予納台帳番号】

086680

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】

9911735

【プルーフの要否】

要



【書類名】明細書

【発明の名称】薄膜トランジスタアクティブマトリクス基板の検査装置及び方法 【特許請求の範囲】

【請求項1】

薄膜トランジスタアクティブマトリクス基板に信号を供給する信号供給手段と

前記基板に対向して配置されたプローブと、

前記プローブに流れる信号を検出する検出手段と、

前記基板と前記プローブの間に誘電性流体を供給する流体供給手段を有することを特徴とする検査装置。

【請求項2】

前記信号供給手段は、非定常波信号を供給する信号供給手段であることを特徴とする請求項1に記載の薄膜トランジスタアクティブマトリクス基板の検査装置

【請求項3】

前記誘電性流体は、有極性分子の液体であることを特徴とする請求項1から請求項2のいずれかに記載の薄膜トランジスタアクティブマトリクス基板の検査装置。

【請求項4】

前記誘電性流体は、水であることを特徴とする請求項3に記載の薄膜トランジスタアクティブマトリクス基板の検査装置。

【請求項5】

前記プローブは、複数の検査用の電極を有することを特徴とする請求項1から 請求項4のいずれかに記載の薄膜トランジスタアクティブマトリクス基板の検査 装置。

【請求項6】

前記検出手段は、前記プローブに流れる電流を検出する検出手段であることを 特徴とする請求項1から請求項5のいずれかに記載の薄膜トランジスタアクティ ブマトリクス基板の検査装置。



【請求項7】

薄膜トランジスタアクティブマトリクス基板にプローブを対向させる工程と、 前記基板と前記プローブの間に誘電性流体を供給する工程と、

前記基板、前記誘電性流体および前記プローブを含む閉回路に信号を供給する 工程と、

前記閉回路に流れる前記信号を検出する工程を有することを特徴とする薄膜トランジスタアクティブマトリクス基板の検査方法。

【請求項8】

前記基板は、液晶パネル用基板であることを特徴とする請求項7に記載の薄膜 トランジスタアクティブマトリクス基板の検査方法。

【請求項9】

前記基板は、有機ELパネル用基板であることを特徴とする請求項7に記載の薄膜トランジスタアクティブマトリクス基板の検査方法。

【請求項10】

前記プローブの検知面積は、前記基板上の画素の表面積よりも広いことを特徴 とする請求項7から請求項9のいずれかに記載の薄膜トランジスタアクティブマ トリクス基板の検査方法。

【請求項11】

前記誘電体流体を前記基板と前記プローブの間から排出する工程を、さらに含むことを特徴とする請求項7から請求項10のいずれかに記載の薄膜トランジスタアクティブマトリクス基板の検査方法。

【請求項12】

前記誘電性流体の供給量によって、前記基板と前記プローブとの間隔を制御することを特徴とする請求項7から請求項11のいずれかに記載の薄膜トランジスタアクティブマトリクス基板の検査方法。

【発明の詳細な説明】

[000.1]

【発明の属する技術分野】

本発明は、薄膜トランジスタアクティブマトリクス基板の検査装置および検査



方法に関する。

[0002]

【従来の技術】

近年、液晶ディスプレイや有機ELディスプレイに代表されるフラットパネルディスプレイは、高い画像品質を実現するために薄膜トランジスタ(TFT)を用いたアクティブマトリクス方式が主流になっている。TFT方式の液晶または有機ELパネルの生産においては、高価な液晶や有機EL材料の無駄を防ぐため、TFTアレイをガラス基板上に形成した段階、即ち液晶の封入あるいは有機EL塗布工程の前に、完成したTFTアレイが動作するか否かを電気的に試験するTFTアレイテストが非常に重要である。すなわち、液晶の封入あるいは有機EL塗布工程の前にTFTアレイテストを行うことにより、特定の画素を駆動するTFT回路の電気的不良を発見することができ、欠陥画素の救済処置や、欠陥画素を含む基板を工程から除去することができ、欠陥画素の救済処置や、欠陥画素を含む基板を工程から除去することができ、クロストのかかる以降の工程の歩留まりを向上させることができる。

[0003]

図2に液晶パネルにおける代表的な1画素分のTFT駆動回路の例を示す。図において、50はデータ線、51はゲート線、52はコモン線、53は液晶、54はITO(インジウム錫酸化物)を用いた透明電極を示す。図2に示すように、駆動回路がマトリクス状に画素の数だけガラス基板上に形成されたものをTFTアレイと称する。前述したTFTアレイテストは液晶53の封入前に行われるため、画素の数ITO電極54が露出した状態で検査が行う。この様な駆動回路の試験方法としてはTFTを電気的にスイッチングさせて、正常な電位がITO電極54の表面に発生しているかどうかを計測して判断するのが一般的である。電圧をデータ線50に印加した状態で、試験対象となる駆動回路のゲート線51に電圧を印加することで、選択したTFTトランジスタをオン状態に設定できる。この時に、ITO電極54にデータ線の印加電圧と同じ電圧が生じていればTFTトランジスタは正常であると判断できる。

[0004]

図3は有機ELパネルにおける代表的な1画素分のTFT駆動回路の例を示す。.

図3において、42は駆動用のトランジスタ、50はデータ線、51はゲート線、52はコモン線、54はITO電極、55は有機EL、56はドライブ線を示す。有機ELパネルは、液晶パネルと異なり有機EL自体が自己発光するため10μA程度の駆動電流が必要となる。このため、液晶用のTFTアレイに比べ、駆動用のトランジスタ42と駆動電流を供給するドライブ線56が付加されている点が異なる。有機ELパネルのTFTアレイテストも液晶パネルと同様に、コストのかかる有機EL55塗布工程の前、すなわちITO電極54が露出した状態で行われることが好ましい。

[0005]

このように、TFTアレイテストは基板上のITO電極54が露出した状態で行われるため、画素に非接触で検査を行う必要がある。また、薄膜トランジスタアクティブマトリクス基板上には多くの画素が存在するため、経済性の観点から高いスループットが要求される。このような検査装置として、特許文献1および2に示すような非接触型の検査装置が提案されている。特許文献1の装置は、交流電流を印加した基板にプローブを近接させ、プローブに誘起される電圧を測定することによって画素の欠陥の有無を判定する装置である。また、特許文献2の装置は、パルス波電流を印加した画素上に駆動回路に画素より大きなプローブを近接させ、プローブに誘起される電圧を測定することによって欠陥の有無を判定する装置である。

[0006]

【特許文献1】

特開平6-27494号公報(第3-4頁、第3-4図)

【特許文献2】

特開2002-22789号公報(第3-6頁、第1-2図)

[0007]

【発明の解決すべき課題】

しかし、特許文献1および2の装置は、空気の誘電率は小さいためプローブを 基板に十分に近接させないと十分な測定感度を得ることができず、平坦度が低く 面積が広いパネル用の基板を検査には、広い検知面積をもつプローブを使用する



ことはできない。このため、プローブの精密なギャップ制御手段が必要となるほか、プローブを移動する回数が多くなるため、検査のスループットが低くなるという問題がある。

さらに、有機ELパネル用の基板の場合は、ITO電極54が接続されている 駆動用のトランジスタ42の端子には何ら負荷が接続されていない状態のため、 有機EL塗布前の状態ではトランジスタ42に電流が流れない。この点、図3の 点線で示したように、ITO電極54と並列に予め検査用の負荷Ctを設けてお く方法があるが、基板上に余計なスペースが必要となり、また基板作成工程も増 えるという問題がある。また、電流駆動である有機ELパネルの検査は実際の使 用条件と同じ電流を流して検査を行うことが望ましいが、電圧駆動の液晶パネル の検査装置である特許文献1および2の装置でかかる電流を流そうとすると大き な印加電圧が必要となる結果、基板とプローブ間で絶縁破壊が起きてしまう。

[0008]

本発明は上記の問題点を解決し、高スループットで、有機EL用の基板の検査にも対応可能な非接触型の薄膜トランジスタアクティブマトリクス基板の検査装置および方法を提供することを目的とする。

[0009]

【課題を解決するための手段】

上述した本発明の課題は、薄膜トランジスタアクティブマトリクス基板に信号を供給する信号供給手段と、前記基板に対向して配置されたプローブと、前記プローブに流れる信号を検出する検出手段とを有する検査装置において、前記基板と前記プローブの間に誘電性流体を供給する流体供給手段を有することを特徴とする検査装置により解決される。

[0010]

この装置によれば、検査時に基板とプローブ間に誘電性流体が充填されるため 大きなキャパシタンスが得られ、ギャップが広くても高感度な検査が可能となり 、ギャップコントロールが容易となる。また、ギャップが広くてもよいため、基 板の平坦度が低くても広い表面積をもつプローブを使用することができ、検査の スループットを飛躍的に向上させることができる。さらに、基板とプローブ間に



誘電性流体が充填されることにより、開放状態にあるITO電極とプローブを大きな容量で結合させることができ、基板とプローブ間にインピーダンスの低い閉回路を形成することができるため、測定用の負荷がない有機ELパネル用の基板の検査も行うことができる。

[0011].

【発明の実施の形態】

以下に添付図面を参照して、本発明の好適実施形態となる検査装置および方法 について詳細に説明する。なお、本実施形態では有機ELパネル用の基板の検査を 詳細に説明するが、同様な原理と装置で液晶パネル用の基板の検査も行うことが できることは明らかである。

[0012]

図1は本発明の好適実施形態となる検査装置の全体の構成を示す。

図1において、14は信号供給装置、15は画素選択装置、31はXYステー ジ、32は有機ELパネル用の薄膜トランジスタアクティブマトリクス基板、33 はプローブ、34はXYステージとプローブの位置制御装置、35は水供給装置 、37は信号検出装置、39は水である。図7のように基板32上は、XYステー ジ31に設置され、 100μ m× 100μ mの大きさの画素40がマトリクス状 に配置されている。位置制御装置34はステージ31とプローブ33に接続され 、ステージ31をXおよびY方向に移動させて基板32の位置決めを行うととも に、プローブ33をX、Y、Z方向に移動させて検査位置に位置決めを行う。基 板32とプローブ33のギャップ制御は、レーザーを用いた光学的手法による距 離の測定と、ピエゾ素子による機械的な位置制御により行うことができる。水供 給装置35はプローブ33に接続され、プローブ33に誘電体流体である水39 を供給する。ここで、誘電体流体とは比誘電率が大きな流体であり、メチルアル コール、エチルアルコール、水などの有極性分子の液体等が該当するが、本実施 形態では、基板32を腐食せず、製造工程で使用する装置と共通化が容易な純水 を採用した。使用した純水の導電率は 0.06 μS/c m以下であった。水供給 装置35は本実施形態のように検査装置専用のものを設けてもよいし、基板32 製作工程における基板洗浄装置などと共通化してもよい。プローブ33には、図

7/



10のように4つの端面にそれぞれ水39の給排水を行う給排水管20が設けられ、さらにその外側に窒素ガスのエアフロー21を設けて水39がプローブの外に漏れ出さないようにしている。水供給装置35から供給された水39は、プローブ33の任意の端面の給排水管20から基板32とプローブ33間に供給され、対向する辺の給排水管20から排出される。また、画素選択装置15は基板32に接続され、検査対象となる画素を選択する信号を供給する。信号供給手段である信号供給装置14は、実使用状態と同等の検査信号を基板32に供給する。検出手段である電流検出装置37は、プローブ33に接続され、基板32に流れる電流を検出し、各画素の回路の状態を評価することにより、欠陥の有無や欠陥の状態を判定する。

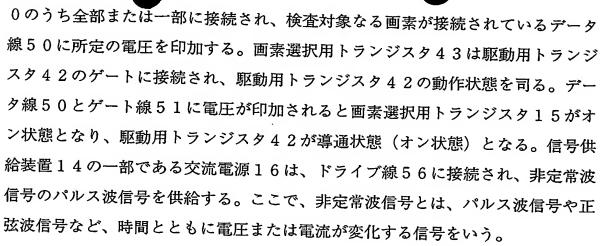
[0013]

図8は、基板32とプローブ33の近傍を示した図である。基板32上には前述したように、駆動用のトランジスタ42に接続されたITO電極54が形成されている。図8において、各ITO電極54がパネルの各画素に対応している。プローブ33には、基板32と対向する面に、基板32上の画素と同じ100μm×100μmの大きさの複数の電極41がアレイ状に設けられている。このように、アレイ状の電極41を用いると、ドライブ線56などのITO電極54以外の配線とプローブ33間に誘起されるキャパシタンスの影響を小さくすることができ、高感度な検査が可能となる。また、ドライブ線56に供給された検査用の信号は、画素選択装置15により導通状態(オン状態)にされた駆動用トランジスタ42に対応する画素に供給され、その信号を電極41に接続された電流検出装置37で検出することによって欠陥画素の有無とその状態を判定する。

[0014]

図5は、有機ELパネルに用いられるTFTアレイの1画素とその駆動回路の説明図である。図5において11はゲート線駆動回路、12はデータ線駆動回路、16は交流電源、43は画素選択用トランジスタである。画素選択装置15の一部であるゲート線駆動回路11は複数のゲート線51のうち全部または一部に接続され、検査対象となる画素が接続されているゲート線51に所定の電圧を印加する。画素選択装置15の一部であるデータ線駆動回路12は、複数のデータ線5





[0015]

次に検査装置の動作を説明する。まず、測定対象となる基板32をステージ3 1上にセットし、電流検出装置37と画素選択装置15を基板32に接続する。 次に位置制御装置34によりステージ31およびプローブ33を動かして、プロ ーブ33を基板32の検査位置の上に移動させ、プローブ33を基板32に近接 させる。本実施形態では基板32とプローブ33間のギャップを10μmとした 。そして水供給装置35から基板32とプローブ33の間に水39の供給を開始 する。この状態で、最初に検査する画素のデータ線50とゲート線51に電圧を 印加して、検査する画素の駆動用トランジスタ42を導通状態にする。そして、 信号供給装置14より図6(a)のようなパルス波信号を印加することにより閉 回路に検査信号を印加する。パネルの実使用状態に近い状態で検査を行うため、 有機ELの発光に必要な10μAの電流を印加した。また、測定周波数は10M Hzである。このときに閉回路に流れる電流を電流検出装置37にて検知する。 画素に欠陥がない場合には、図6(b)のように印加電圧Vdと水39のキャパ シタンスによるインピーダンス Z から求められる微分波形の電流 I s (I s = V d/Z) が検出される。もし、電流が流れないか極端に少ない場合には画素選択 用トランジスタ43や駆動用トランジスタ42などの欠陥が考えられる。またも し、大きな電流が流れたり、異なる波形の信号が検出される場合には駆動用トラ ンジスタ42やITO電極54などからのリークが考えられる。このようにして 検査対象の欠陥画素を検出する。

[0016]



このようにして「こつの画素の検査が終了すると、隣接する画素のデータ線50とゲート線51に電圧を印加して同様に検査を行う。このようにしてプローブ33と対向する全ての画素の検査を順々に行う。全ての画素の検査が終了すると、図7のようにプローブ33を移動し、基板32上の全ての画素に対して同様な検査を繰り返し行う。

なお、不純物混入による誘電性流体の汚染防止やプローブ33の移動容易化のため、検査中は常に新しい水39を供給し続ける。このとき、プローブ33の移動方向前面にあたる端面に配置された給排水管20から水39を供給し、反対側の給排水管20から排水することによって、検査画素に安定して水39を供給しつづけることができる。

[0017]

なお、本実施形態では検査信号として図6(a)のようなパルス形状の信号を用いたが、図6(c)のような正弦波形状の信号でもよい。この場合、画素に欠陥が無ければ電流検出装置37には図6(d)のような90度位相がずれた電流 Isが検知される。

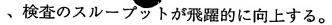
また、水39の比誘電率は図9のように温度とともに変化するため、検査に時間がかかる場合や温度変化がある環境下などで検査を行う場合には、温度制御装置を設けて水39の温度を一定に保つようにすると、より高精度な検査が可能となる。

さらに、各画素の個別検査に先立って、全てまたは任意の複数の画素を同時に 選択し、選択された画素のうち、プローブ33が対向している範囲の画素に欠陥 画素が含まれているか否かを一括判定し、欠陥画素が含まれている場合のみ個別 画素ごとに検査を行う検査方法をとることにより、さらに高スループットの検査 を行うことができる。

[0018]

以上のような実施形態により、特許文献1および2のように基板32とプローブ33間に空気層を設けた従来の装置と比べ、広いギャップでも検査が可能となり、精密なギャップ制御手段が不要となった。また、平坦度の低く面積が広いパネル用基板の検査に、広い検知面積をもつプローブを使用することができるので





[0019]

(実施形態の変形例)

本発明の実施形態の変形例を紹介する。図4は前述した実施形態の図8に対応する基板32とプローブ33の近傍図である。前述した実施形態とはプローブ上の電極41が平板となっている点が異なる。平板状の電極41は、アレイ状の電極に比べ製造コストが安く、位置合わせが容易であるという長所を有する。電極41には無数の細かい孔(図示しない)が設けられており、この孔により水供給装置35から供給された水39を基板32とプローブ33の間に供給している。ここで、プローブ33により検知できる検知面積は、電極41の表面積であり、この検知面積が広いほどプローブ33を移動せずに検査できる画素数が増える。このため、本変形例では画素の表面積よりも大きな検知面積を有するプローブ33を採用している。

また、逆に画素とほぼ等しいか画素面積以下の大きさのプローブ33を利用すると、平坦度が低い基板やより正確さが求められる検査に対応することができる。

[0020]

また、水39の供給量によって基板32とプローブ33のギャップ制御を行ってもよい。図11はこのような制御装置の模式図で、23はレーザ24による基板32とプローブ33のギャップ測定装置、35は水供給装置である。ギャップ測定装置23は基板検査中、常時、レーザ24によって基板32とプローブ33のギャップを測定し、予め定められた目標値との差異情報を水供給装置35に出力する。水供給装置35は、差異情報に基づいてプローブ33に供給する水量を



調節する。水供給装置35からプローブ33に供給された水は、プローブ33に設けられた細かい孔から基板32とプローブ33間に供給される。このようにして、ギャップ測定装置33により、基板32とプローブ33間のギャップを常時監視して、水供給装置35にフィードバックすることによって、簡便な構成で、数μmから数十μmという微小ギャップを安定して維持することができる。

[0021]

なお、上述した本実施形態およびその変形例は、特許請求の範囲に記載した本 発明の説明のための一実施形態にすぎず、特許請求の範囲で示した権利範囲内に おいて種々の変形を行うことができることは、当業者にとって明らかである。

[0022]

最後に、本発明の特徴は以下のとおりである。

即ち、薄膜トランジスタアクティブマトリクス基板に信号を供給する信号供給 手段と、前記基板に対向して配置されたプローブと、前記プローブに流れる信号 を検出する検出手段とを有する検査装置において、前記基板と前記プローブの間 に誘電性流体を供給する流体供給手段を有することを特徴とする検査装置。

[0023]

また、前記信号供給手段は、非定常波信号を供給する信号供給手段であってもよい。また、前記誘電性流体は、有極性分子の液体であってもよい。また、前記誘電性流体は、水であってもよい。また、前記プローブは複数の検査用の電極を有してもよい。また、前記検出手段は、前記プローブに流れる電流を検出する検出手段であってもよい。

[0024]

さらに、本発明は以下の特徴も有する。

即ち、薄膜トランジスタアクティブマトリクス基板にプローブを対向させる工程と、前記基板と前記プローブの間に誘電性流体を供給する工程と、前記基板、前記誘電性流体および前記プローブを含む閉回路に信号を供給する工程と、前記閉回路に流れる前記信号を検出する工程を有する前記基板を検査する検査方法。

[0025]

また、前記基板は、液晶パネル用基板であってもよい。また、前記基板は、有



機ELパネル用基板であってもよい。また、前記プローブの検知面積は、前記基板上の画素の表面積よりも広くてもよい。また、前記工程に加え、前記誘電体流体を前記基板と前記プローブの間から排出する工程を、さらに含んでもよい。また、前記誘電性流体の供給量によって、前記基板と前記プローブとの間隔を制御してもよい。

[0026]

【発明の効果】

上述したような特徴により、本発明は、高いスループットの非接触型の薄膜トランジスタアクティブマトリクス基板に検査装置および方法を提供することができるという効果を奏する。また、液晶パネル用の基板のみならず、基板上に検査用の負荷が設けられていない有機EL用パネル基板の検査も行うことができるという効果も奏する。

【図面の簡単な説明】

図1]

本発明の好適実施形態である検査装置の全体図である。

【図2】

液晶パネルにおける代表的な1画素分のTFT駆動回路を示す図である。

【図3】

有機ELパネルにおける代表的な1画素分のTFT駆動回路を示す図である。

【図4】

本発明の実施形態変形例の基板とプローブの近傍図である。

【図5】

本発明の好適実施形態におけるTFTアレイの1画素とその駆動回路の拡大図。

【図6】

本発明の実施形態の検査信号を示す図である。

【図7】

本発明の好適実施形態におけるプローブの動きを示す図である。

【図8】

本発明の好適実施形態の基板とプローブの近傍図である。



水の比誘電率の温度変化を示す図である。

【図10】

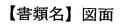
本発明の好適実施形態のプローブ端面を示す図である。

【図11】

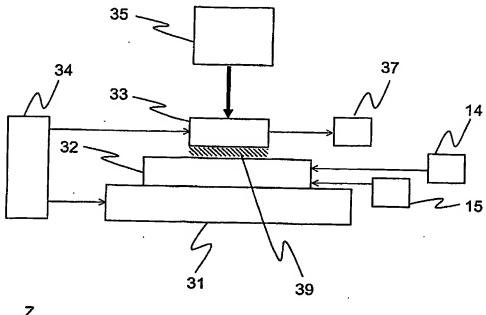
本発明の別の好適実施形態における基板とプローブの近傍図である。

【符号の説明】

- 14 信号供給装置
- 15 画素選択装置
- 31 ステージ
- 32 薄膜トランジスタアクティブマトリクス基板
- 33 プローブ
- 3 4 位置制御手段
- 35 水供給装置
- 37 信号検出手段
- 39 水
- 54 IOT電極

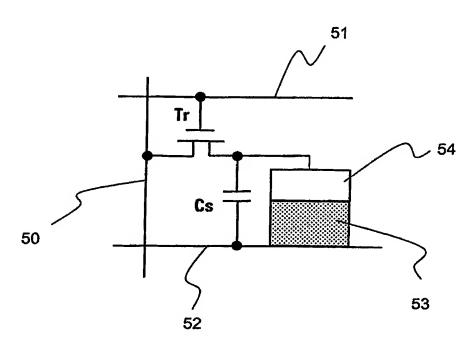


【図1】

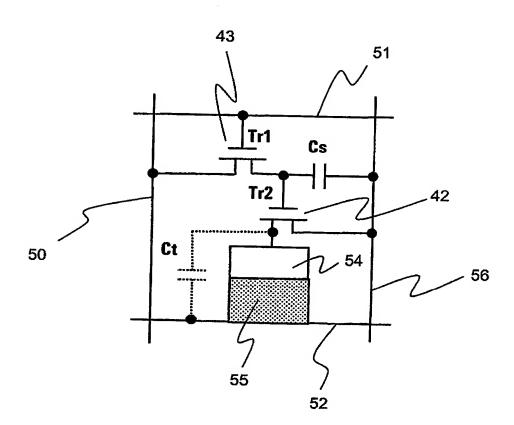


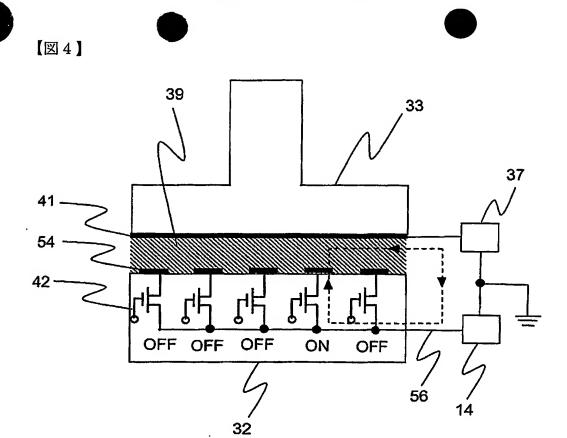


【図2】



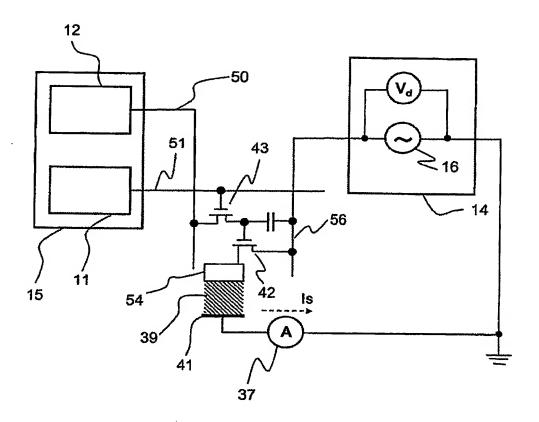




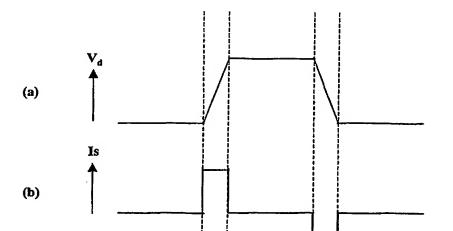


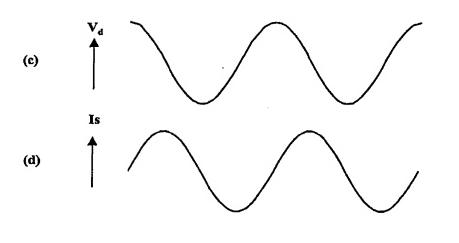




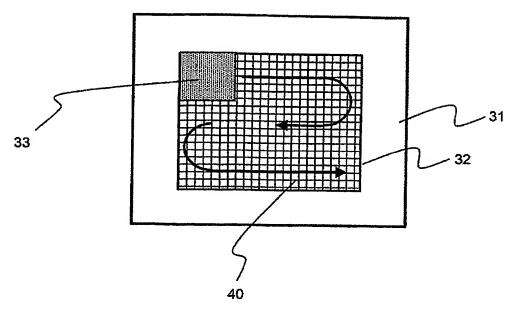




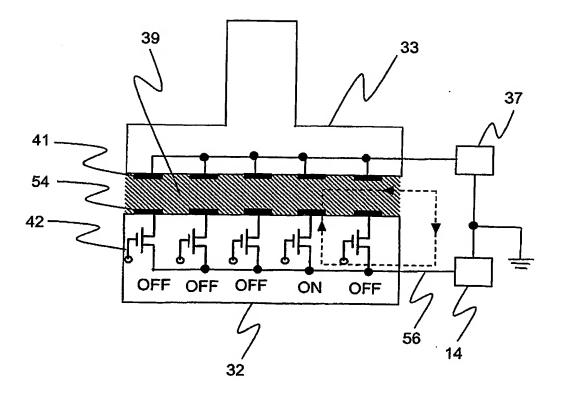




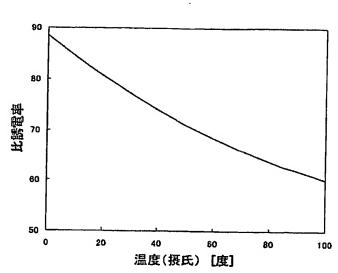




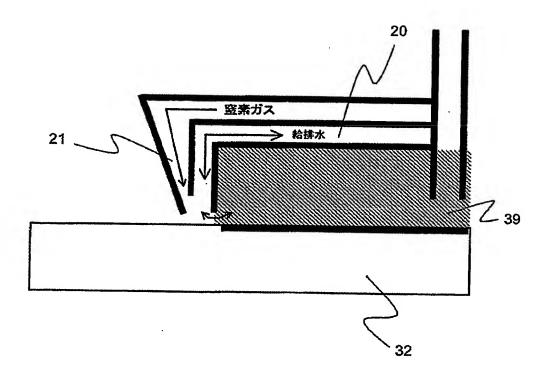
【図8】



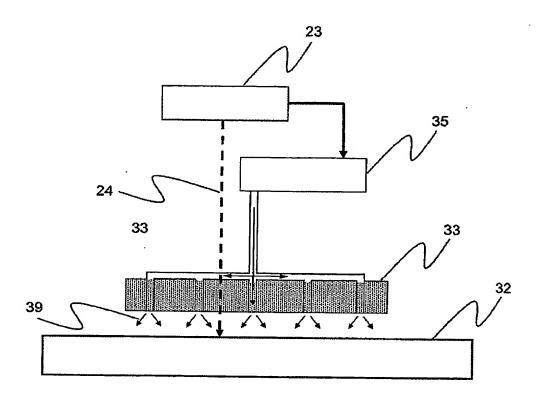




【図10】









【書類名】要約書

【要約】

【課題】高いスループットで、有機EL用の基板にも適した非接触型のTFTアレイ基板検査装置および方法を提供する。

【解決手段】 上記課題は、薄膜トランジスタアクティブマトリクス基板にプローブを対向させる工程と、前記基板と前記プローブの間に誘電性流体を供給する工程と、前記基板と前記プローブとを含む閉回路に電源を供給する工程と、前記電源により前記閉回路に流れる信号を検出する工程を有する前記基板を検査する検査方法により解決される。

【選択図】図1

認定・付加情報

特許出願の番号 特願 2 0 0 3 - 0 3 0 5 1 1

受付番号 50300198210

書類名 特許願

担当官 第一担当上席 0090

作成日 平成15年 2月10日

<認定情報・付加情報>

【提出日】 平成15年 2月 7日

【書類名】

手続補正書

【あて先】

特許庁長官殿

【事件の表示】

【出願番号】

特願2003- 30511

【補正をする者】

【識別番号】

399117121

【氏名又は名称】

アジレント・テクノロジーズ・インク

【代理人】

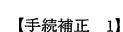
【識別番号】

100105913

【弁理士】

【氏名又は名称】

加藤 公久



【補正対象書類名】 特許願

【補正対象項目名】 発明者

【補正方法】

変更

【補正の内容】

【発明者】

【住所又は居所】 東京都八王子市高倉町 9 番 1 号 アジレント・テクノロ

ジー株式会社内

【氏名】

手嶋 剛

【発明者】

【住所又は居所】 東京都八王子市高倉町9番1号 アジレント・テクノロ

ジー株式会社内

【氏名】 上野 俊明

【その他】 本件特許出願の特許願の発明者欄において、発明者が「

手嶋 剛」、「上野 俊明」の二名いるところ、「手嶋

剛」のみを記載し、「上野 俊明」を脱落したまま出

願してしまいました。本誤記は、本発明の提案時の発明

者と出願時の発明者に変更があり、その見落としによる

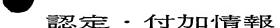
ものです。つきましては、発明者を正確にするために、

願書の発明者の欄を補正いたしたく、よろしくお願いい

たします。

【プルーフの要否】 要





特許出願の番号 特願2003-030511

受付番号 50300254398

書類名 手続補正書

担当官 塩原 啓三 2404

作成日 平成15年 4月 3日

<認定情報・付加情報>

【提出日】 平成15年 2月18日

【補正をする者】

【識別番号】 399117121

【住所又は居所】 アメリカ合衆国カリフォルニア州パロアルト ペ

ージ・ミル・ロード 395

【氏名又は名称】 アジレント・テクノロジーズ・インク

【代理人】 申請人

【識別番号】 100105913

【住所又は居所】 東京都八王子市高倉町9番1号 アジレント・テ

クノロジー株式会社 法務知的財産部

【氏名又は名称】 加藤 公久



特願2003-030511

出願人履歴情報

識別番号

[399117121]

1. 変更年月日

1999年10月13日

[変更理由]

新規登録

住 所

アメリカ合衆国カリフォルニア州パロアルト ページ・ミル・

ロード 395

氏 名

アジレント・テクノロジーズ・インク